

The Delphion Integrated View

Buy Now: PDF | [File History](#) | [Other choices](#)

Tools: Add to Work File:

View: [Expand Details](#) | [INPADOC](#) | Jump to:

Go to: [Derwent](#)

[Email this to a friend](#)

Title: **EP0738049A1: Spreizspektrumsignalempfänger unter Verwendung einer selbsteinstellenden Detektionsschwelle**[\[English\]](#)[\[French\]](#)

[\[Derwent Title \]](#)

Country: EP European Patent Office (EPO)

Kind: A1 Publ. of Application with search report ⁱ (See also: [EP0738049B1](#))

Inventor: **De Gaudenzi, Riccardo;**
Fanucci, Luca;
Giannetti, Filippo;
Luise, Marco;

Assignee: **AGENCE SPATIALE EUROPEENNE**
[News, Profiles, Stocks and More about this company](#)

Published / Filed: **1996-10-16 / 1996-04-09**

Application Number: **EP1996000200901**

IPC Code: Advanced: [H03H 21/00](#); [H04B 1/707](#);
Core: more...
IPC-7: [H04B 1/707](#);

ECLA Code: **H04B1/707A3C**; H04B1/707A7;

Priority Number: 1995-04-14 [FR1995000004516](#)

Abstract: Spread=spectrum DS-CDMA receiver using adaptive detection threshold The receiver includes acquisition and detection circuits (3) which search a received sound signal and compare a value representative of significant samples (Z1(h)..Zn(h)) with a self-adaptive threshold. The threshold is generated from a mean sample value by multiplication with a fixed factor (lambda) to produce a first signal (SP) when the threshold is exceeded or alternately the absence of the signal. A code adapted filter (11) provides correlated samples (Sp.p...Sq.q) of the input signal (rp(k)...rq(k)). Squaring and adding circuits (12,13) process the samples non-coherently to provide samples (e(k)) for evaluation (15) of the mean of its components pi(h), in a sliding equalisation window of predetermined width to determine (16) a representative value. [\[French\]](#)

INPADOC Legal Status: [Show legal status actions](#) Buy Now: [Family Legal Status Report](#)

Designated Country: DE ES FI GB IT SE

Family: [Show 12 known family members](#)

First Claim: [Show all claims](#)

1. Récepteur de signal à spectre étalé produit par modulation d'un signal électrique avec un code binaire, lequel récepteur comprend un circuit d'échantillonnage pour échantillonner le signal à bande limitée, un circuit d'acquisition de code et de détection de signal, et un démodulateur de signal, caractérisé en ce que le circuit d'acquisition de code et de détection de signal (3) comprend des moyens agencés pour reconnaître le signal de sonnées reçu en comparant une valeur représentative d'échantillons significatifs $Z_1(h), \dots, Z_L(h)$ sélectionnés avec un seuil auto-adaptatif généré à partir de la valeur moyenne des échantillons par multiplication de ladite valeur moyenne avec un facteur de multiplication fixé (Lambda) afin de produire un signal (SP), ayant un premier état indiquant la présence d'un signal lorsque la valeur maximum précitée est supérieure audit seuil auto-adaptatif et un second état indiquant



[High Resolution](#)

[Low Resolution](#)

16 pages

l'absence de signal dans le cas contraire.


Description

[Expand description](#)

La présente invention se rapporte aux systèmes de communications à accès multiple par division de code à spectre étalé à séquence directe et en particulier aux récepteurs de signal à spectre étalé utilisé dans ces systèmes. L'invention concerne plus particulièrement la reconnaissance du signal et l'acquisition du code utilisé dans la modulation du signal transmis.

Forward References:

Go to Result Set: [Forward references \(1\)](#)

Buy PDF	Patent	Pub.Date	Inventor	Assignee	Title
	DE19806684C2	2002-05-23	Frank, Colin D.	Motorola Inc. (n.d.Ges.d. Staates Delaware)	Dienstdetektorschaltung und Verfahren

Other Abstract Info:

[DERABS G1996-457566](#) [DERABS G1996-457566](#)



[Nominate this for the Gallery...](#)



Copyright © 1997-2008 The Thomson Corporation

[Subscriptions](#) | [Web Seminars](#) | [Privacy](#) | [Terms & Conditions](#) | [Site Map](#) | [Contact Us](#) | [Help](#)